

GM MLD TI Standard - 问题

#	跟踪	优先级	主题	状态	指派给	开始日期	计划完成日期
2152	Bug	普通	MLD TI_B223-UP:TURN与PL同时上逻辑，对应TURN的RX无论上电前后开路，对应PL不能亮起,APL一直常亮	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2151	Bug	普通	FW_MLD TI_B223-UP:TURN与DRL同时上逻辑，对应TURN的TX无论上电前/后开路,对应DRL能亮起，但是APL不亮	Bug-新建	嘉运 周	2023-11-21	
2150	Bug	普通	FW_MLD TI_B223-UP:TURN与DRL同时上逻辑，对应TURN的RX无论上电前/后开路，对应DRL和APL都不能亮起；	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2149	Bug	普通	FW_MLD TI_B223-UP:TURN与DRL同时上逻辑，对应TURN的输出通道正（LED+）开路，对应DRL能亮起，但是APL未亮	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2148	Bug	普通	FW_MLD TI_B223-UP:TURN对应CANH/CANL/5V/LED+&LED-开路/TPS开关节点短路以及LED+&LED-短路/TX或RX开路，对应turn熄灭，但是不报警	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2147	Bug	普通	FW_MLD TI_B223-UP:DRL/PL对应TX或者RX无论上电前/后开路，对应DRL/PL灯灭，但是APL都不灭	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2142	Bug	普通	FW_MLD TI_B223-UP:DRL/PL对应LED+/LED-开路/短路/CANH/CANL/5V开路对应DRL/PL全灭，但是其中LED-开路、LED+&LED-同时开路、CANH/CANL/5V分别开路对应的DRL/PL灭但是APL不会灭	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2141	Bug	普通	FW_MLD TI_B223-UP:TURN对应RBIN开路/短路故障后模块上电且上逻辑TURN后对应灯熄灭，但是并未报警	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2140	Bug	普通	FW_MLD TI_B223-UP:20%/40%时，APL要比LB提前89ms结束灯亮，预期要求是同时熄灭	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2138	Bug	普通	FW_MLD TI_B223-UP:60%/80%时，APL动画中间0段时长62ms(理论：15ms)，误差47ms,其中APL占空比（除100%）整体有误差（要求10%实测15%,20%段实测28%），误差基本在5%~8%；	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2137	Bug	普通	FW_MLD TI_B223-U:40%时，对应LB时长5261.3ms（理论：5205ms），误差56.3ms；APL动画时长5174ms(理论：5205ms)，误差31ms,其中APL占空比（除100%）占空比整体有误差（最后要求10%实测14.8%），误差3%~5%；（如右图）；对应DRL LED1总时长2926ms（理论2880ms）误差46ms，DRL LED7首段亮灯时长882ms(理论：840ms)误差42ms,总时长3954ms（理论：3900ms），误差54ms,DRL12情况与DRL7	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2136	Bug	普通	FW_MLD TI_B223-UP:20%时，对应LB时长5203.8ms(理论：5175ms),APL动画时长5113mss(理论：5175ms),APL动画误差62ms左右；其中APL（除100%部分）占空比整体有误差，误差3%~5%；	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2133	Bug	普通	FW_MLD TI_B223-UP:20%/40%动画与LB同时上逻辑，去掉LB时，动画开始运行时对应FAN均是OFF（interface要求保持上一个状态（LB亮时，对应FAN运行），这点需再明确）	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2131	Bug	普通	FW_MLD TI_B223-UP:20%/40%/60%/80%动画（所有动画均有LB参与）时对应FAN是否工作，interface未明确说明（当前实际测试FAN均是OFF状态）	Bug-新建	嘉运 周	2023-11-21	2023-11-28
2130	Bug	普通	FW_MLD TI_B223-UP:DRL逻辑输入要求90%~100%对应灯亮，但是DRL实际输入测试范围95%~100%对应DRL灯才亮。且在逻辑输入10%~100%时，APL灯都亮与实际DRL/PL亮灯范围不匹配	Bug-问题解决	嘉运 周	2023-11-21	2023-12-01