

GM MLD TI Standard - Task #870

FW_MLD_TI_T1UC-SAE-UP:标定版本A008.4系统回归测试

2023-04-28 11:03 - 静 吴

状态:	已关闭	开始日期:	2023-04-28
优先级:	普通	计划完成日期:	2023-04-28
指派给:	立 徐	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:	SW0001035.A008.4	耗时:	0.00 小时
描述			
重点测试： 1.LB+HB同时上logic，LB无占空比输出，100%输出，LSSS1处于OFF状态，interface要求是LB占空比 59%。LSSS1是41%.(100%) 2.LB单点 HB单点然后LB HB一起点的情况下高低边的状态			

历史记录

#1 - 2023-04-28 15:52 - 立 徐
- 文件 clipboard-202304281557-1gcsg.jpg 已添加
- 状态 从 进行中 变更为 已关闭
- % 完成 从 0 变更为 100
今天测试T1UC-SAE-UP版本回退，对应测试情况如下：
1.验证SW0001035.A008.4版本产生的bug,对应LB和HB同时上逻辑，对应通道和LSSS1的电压波形满足要求；
2.验证SW0001035.A008.5版本产生的bug,其中有3个bug依然存在，具体如下：
（1）上电后，上TURN logic，TURN通道负极开路，DRL2灯一直闪烁（T1-ECE-UP是闪一下一直亮着）；
（2）上电前，对应5V/CANH/CANL分别断开，然后再上电，上对应的逻辑DRL/PL/TURN，进行故障恢复后，对应灯不亮，必须断电重启才能点亮
（3）上电前，TURN/DRL/PL TX或者RX节点丢失，故障恢复后，对应灯不能自恢复，必须断电重启才能点亮；
（4）TURN/DRL
clipboard-202304281557-1gcsg.jpg
对应NTC降功率，NTC对应-25 和-30 电流值相同，这点事TPS芯片采样不准确，所以上位机读取也就不再准确，可以忽略；

文件

clipboard-202304281557-1gcsg.jpg	131 KB	2023-04-28	立 徐
----------------------------------	--------	------------	-----