## GM MLD TI Standard - Task #562

# MLD\_Ti\_C1YC-ECE-UP:系统功能测试

2023-02-28 14:10 - 静 吴

状态:	已关闭	开始日期:	2023-02-22
优先级:	普通	计划完成日期:	2023-02-28
指派给:	立徐	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时

### 描述

- 1.输出电流
- 2.RBIN分档测试
- 3.占空比测试
- 4.故障管理测试
- 5.Turn报警线检测以及时延
- 6.启动延迟
- 8.点灯逻辑
- 9.动画
- 10.NTC降功率

### 历史记录

- #1 2023-02-28 16:34 立徐
- % 完成 从 0 变更为 100

已完成所有对应的功能测试,并输出对应报告

#### 【主要测试内容】

- 1.输出电流
- 2.RBIN分档测试
- 3.占空比测试
- 4.故障管理测试
- 5.Turn报警线检测以及时延
- 6.启动延迟
- 8.点灯逻辑
- 9.动画
- 10.NTC降功率

### 【发现的问题】

- 1.操作:DRL/PL点亮时,对应实际测试结果:
- (1)单颗灯输出PL12%占空比波形有尖峰
- (2) 点亮时输入PL占空比实际范围在27%~37%
- (3) DRL/PL灯亮位置与interface位置不同
- 备注:包含DRL/PL逻辑组合(不含TURN)的都是这样
- 2.操作: DRL/PL点亮时,对应实际测试结果:
- (1)输出单颗灯DRL占空比为12%
- (2) 灯亮时,输入占空比范围为47%~100%
- (3) DRL/PL灯亮位置与interface位置不同
- 备注:包含DRL/PL逻辑组合(不含TURN)的都是这样
- 3.操作:TURN点亮(分别设置1.33Hz 40%、1.33Hz 60%),对应实际结果:
- (1) TURN灯亮的位置与interface定义的位置不同;
- (2) 灯的流水顺序正好与"Turn ECE-CCC"动画波形相反,具体可见interface定义的LED灯与switch开关
- (3) outage輸出对应波形图不是简单的low和high
- 备注:包含TURN逻辑组合的都是这样
- 4.TURN冷启动和热启动延迟均超限值
- #2 2023-02-28 16:38 立徐
- 状态 从 进行中 变更为 已关闭

对应输出报告已经给负责人审核

- #3 2023-03-01 17:15 静吴
- 主题 从 MLD\_Ti\_C1YG-ECE-UP:系统功能测试 变更为 MLD\_Ti\_C1YC-ECE-UP:系统功能测试

2025-06-25 1/1