

FORD LDM Localization - 功能 #3371

Task # 3240 (进行中): FORD文档输出

功能 # 3349 (进行中): SWQA文档

功能 # 3351 (进行中): TDR_RQT_003701_022845 Input Filtering

Ford_SWER_TDR_RQT_003701_022845_003 Discrete Analog Inputs

2025-03-04 15:51 - 稚媛 黄

状态:	已关闭	开始日期:	2025-03-04
优先级:	普通	计划完成日期:	2025-03-27
指派给:	凡慧 孔	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:	H005_SW0007169.A003.2	耗时:	0.00 小时
描述			
参考DR_003701_707787 Discrete Analog Inputs			
1、模拟信号70ms内变化小于5%为稳定；			
2、离散信号40ms内样本映射同一区间为稳定；			
3、70ms设定满足人类触发及响应时间,仍留有30ms来满足100ms的功能响应时间要求			
设计规则通过软件技术设计评审（TDR）关闭，使用“SWQA通用TDR检查表”进行评审:			
HP15001要求解释输入操作，包括采样率、样本数量及离散模拟信号的区间划分和描述。			
HP15006要求列出所有输入（除中断外）的来源、标称频率、最坏情况频率及超出范围值			
——LDM为执行器，对于延时要求比较高，无法采用70ms内8次的滤波方案；LDM无离散信号输入；无人触发输入			

历史记录

#1 - 2025-03-04 15:52 - 稚媛 黄

- 指派给 被设置为 稚媛 黄
- 目标版本 从 H005_SW0007169.A003.2 变更为 FORD_TDR_Documents

#2 - 2025-03-11 09:04 - 稚媛 黄

- 计划完成日期 被设置为 2025-03-31
- 状态 从 新建 变更为 进行中

#3 - 2025-03-11 10:50 - 稚媛 黄

- 描述 已更新。

#4 - 2025-03-11 13:30 - 稚媛 黄

- 主题 从 RQT_DR_003701_707787 Discrete Analog Inputs 变更为 Ford_SWER_TDR_RQT_003701_022845_002 Discrete Analog Inputs
- 描述 已更新。

#5 - 2025-03-11 13:32 - 稚媛 黄

- 主题 从 Ford_SWER_TDR_RQT_003701_022845_002 Discrete Analog Inputs 变更为 Ford_SWER_TDR_RQT_003701_022845_003 Discrete Analog Inputs

#6 - 2025-03-19 09:19 - 稚媛 黄

- 描述 已更新。

#7 - 2025-03-25 09:28 - 涛 陆

- 描述 已更新。
- 计划完成日期 从 2025-03-31 变更为 2025-03-27
- 状态 从 进行中 变更为 已解决
- 指派给 从 稚媛 黄 变更为 凡慧 孔
- % 完成 从 0 变更为 100

该需求与LDM开发无关，请关闭

#8 - 2025-03-25 09:32 - 凡慧孔

- 状态从 已解决 变更为 已关闭

- 目标版本从 FORD_TDR_Documents 变更为 H005_SW0007169.A003.2