

FORD LDM Localization - 功能 #3134

功能 # 2606 (进行中): Ford_SYSR : FS_REQ0085_V1 Ford Functional Safety

功能 # 2766 (反馈): Ford_SWER_0085_0001: APP-SSR

Ford_SSR_0085_0001_0010:TSR_012_ECC check

2024-11-28 10:28 - 盛炜 朱

状态:	已解决	开始日期:	2024-12-07
优先级:	普通	计划完成日期:	2024-12-07
指派给:	希星 柯	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:	H005_SW0007169.A003.2	耗时:	0.00 小时
描述			
RAM ECC shall be implemented with one bit fault correction and two bits detection, in case of two bits fault, MCU shall be reset within 1000ms			
SW Fault Handling time: 800ms			
Safe State: reset			

历史记录

- #1 - 2024-11-28 19:56 - 希星 柯
- 计划完成日期 被设置为 2024-12-07
 - 指派给 从 斌 徐 变更为 希星 柯
 - 开始日期 被设置为 2024-12-07
- #2 - 2024-12-06 10:08 - 希星 柯
- % 完成 从 0 变更为 100
- #3 - 2024-12-06 10:10 - 希星 柯
- 状态 从 新建 变更为 已解决
- #4 - 2025-03-03 13:44 - 涛 陆
- 目标版本 从 H005_SW0007169.A003.0 变更为 H005_SW0007169.A003.2

功能安全部分目标版本更改为3.2