

近光/转向logic的高低电平判定值远低于7V

2024-11-13 20:24 - 云浩 汪

状态:	Bug-已关闭	开始日期:	2024-11-13
优先级:	普通	计划完成日期:	2024-11-20
指派给:	涛 陆	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	H005_SW0007169.A003.0	耗时:	0.00 小时
Bug-优先级:	高	Bug-验证说明:	客户已更新FS 要H004的硬件或者在H003飞线的硬件才能满足LB/TI ADC采样判断激活电压;
Bug-实际关闭日期:	2024-12-03	Bug-挂起原因:	硬件问题
Bug-不是问题原因:			
描述			
前提条件： 默认mode1的dataset			
故障描述： 近光/转向logic的高低电平判定值，2V关闭，2.6V开启			
操作步骤： 1、设置input CH2输入12V 2、设置input CH1输入0V（与input CH2单独供电） 3、缓慢上升input CH1，直至打开 4、缓慢上升input CH1			
结果描述： 3、2.6V开启近光 4、2V关闭近光			
Bug-根本原因分析			
目前是IO口，无法采样LB输入口电压			

历史记录

- #1 - 2024-11-13 21:00 - 涛 陆
- 跟踪 从 错误 变更为 Bug

- 状态 从 新建 变更为 Bug-挂起

- 指派给 从 涛 陆 变更为 盛炜 朱

- 目标版本 从 H003_SW0007169.A001.8 变更为 H005_SW0007169.A003.0

- Bug-优先级 被设置为 高

- Bug-根本原因分析 已更新。

- Bug-挂起原因 已更新。
- #2 - 2024-11-16 11:24 - 盛炜 朱
- 文件 clipboard-202411161123-nbrok.png 已添加

- 状态 从 Bug-挂起 变更为 Bug-问题回归验证

- 指派给 从 盛炜 朱 变更为 云浩 汪

- Bug-验证说明 已更新。

FS_REQ0017_V2 LB Activation

For the definition of the operational state of the LB, the voltage level of the LB supply terminal of the BCM ('L/RF_Low_Beam_Ckt') must be used.

- Voltage equal to or above 8V, LB ON
- Voltage less than 6V, LB OFF

#3 - 2024-11-20 15:32 - 云浩 汪

- 文件 clipboard-202411201531-pjfb.png 已添加
- 指派给 从 云浩 汪 变更为 盛炜 朱

AXY1.9复测8V开启，6V关闭。

clipboard-202411201531-pjfb.png
之前是7V上下界定，有个0.5V缓冲，现在应该不需要缓冲吧？

#4 - 2024-11-20 17:14 - 盛炜 朱

- 指派给 从 盛炜 朱 变更为 云浩 汪
- Bug-验证说明 已更新。

客户会更新电源电压曲线,按曲线进行点亮及熄灭的测试

#5 - 2024-11-29 13:58 - 云浩 汪

- 指派给 从 云浩 汪 变更为 涛陆

回归测试不通过，TL的failsafe不能正常点灯，input CH2和TL logic不同电压，会闪

近光：
input CH2固定12V，LB logic大于等于8.1V亮，小于等于6.0V灭
input CH2和LB logic同时上电，大于等于8.1V亮，小于等于6.0V灭
仅LB logic上电，大于等于8.1V亮，小于等于6.0V灭

转向：
input CH2和LB logic同时上电，大于等于8.1V亮，小于等于6.1V灭。
仅TL logic上电，不亮
input CH2和TL logic不同电压，会闪

#6 - 2024-12-03 14:29 - 云浩 汪

- 状态 从 Bug-问题回归验证 变更为 Bug-已关闭
- Bug-实际关闭日期 被设置为 2024-12-03

文件

clipboard-202411161123-nbrok.png	53.8 KB	2024-11-16	盛炜 朱
clipboard-202411201531-pjfb.png	48.2 KB	2024-11-20	云浩 汪