

FW_MLD

TI_B223-U:40%时，对应LB时长5261.3ms（理论：5205ms），误差56.3ms；APL动画时长5174ms(理论：5205ms)，误差31ms,其中APL占空比（除100%）占空比整体有误差（最后要求10%实测14.8%），误差3%~5%；（如右图）；对应DRL LED1总时长2926ms（理论2880ms）误差46ms，DRL LED7首段亮灯时长882ms(理论：840ms)误差42ms,总时长3954ms（理论：3900ms），误差54ms,DRL12情况与DRL7

2023-11-21 13:33 - 立徐

状态:	Bug-新建	开始日期:	2023-11-21
优先级:	普通	计划完成日期:	2023-11-28
指派给:	嘉运 周	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
Bug-优先级:		Bug-验证说明:	
Bug-实际关闭日期:		Bug-挂起原因:	
Bug-不是问题原因:			
<div>描述</div> <div>【操作步骤】</div> <div>1.电源14V供电，采用标准负载</div> <div>2.逻辑点亮40%动画，查看对应LB、APL、DRL动画时长和占空比</div> <div>【预期结果】</div> <div>2.40%动画时，对应LB、APL、DRL动画时长和占空比符合要求</div> <div>【实际结果】</div> <div>2.40%时，对应LB时长5261.3ms（理论：5205ms），误差56.3ms；APL动画时长5174ms(理论：5205ms)，误差31ms,其中APL占空比（除100%）占空比整体有误差（最后要求10%实测14.8%），误差3%~5%；（如右图）；对应DRL LED1总时长2926ms（理论2880ms）误差46ms，DRL LED7首段亮灯时长882ms(理论：840ms)误差42ms,总时长3954ms（理论：3900ms），误差54ms,DRL12情况与DRL7一致，DRL整体亮灯总时长误差偏大</div> <div>【软件版本】</div> <div>MLD1动画版本号:SW0001177.C008</div> <div>MLD1应用版本号:SW0000493.AX18.3</div> <div>MLD1配置程序零件号:SW0001110.C010</div> <div>MLD1引导版本号：SW0000494.B008</div> <div>【备注】</div> <div>当前版本测试TI应用版本号:SW0000493.AX18.3，项目B223 UP</div>			

历史记录

#1 - 2023-11-22 09:37 - 立徐

- 主题从 MLD

TI_B233-UP:40%时，对应LB时长5261.3ms（理论：5205ms），误差56.3ms；APL动画时长5174ms(理论：5205ms)，误差31ms,其中APL占空比（除100%）占空比整体有误差（最后要求10%实测14.8%），误差3%~5%；（如右图）；对应DRL LED1总时长2926ms（理论2880ms）误差46ms，DRL LED7首段亮灯时长882ms(理论：840ms)误差42ms,总时长3954ms（理论：3900ms），误差54ms,DRL12情况与DRL7 变更为FW_MLD

TI_B223-U:40%时，对应LB时长5261.3ms（理论：5205ms），误差56.3ms；APL动画时长5174ms(理论：5205ms)，误差31ms,其中APL占空比（除100%）占空比整体有误差（最后要求10%实测14.8%），误差3%~5%；（如右图）；对应DRL LED1总时长2926ms（理论2880ms）误差46ms，DRL LED7首段亮灯时长882ms(理论：840ms)误差42ms,总时长3954ms（理论：3900ms），误差54ms,DRL12情况与DRL7