

GM MLD TI Standard - Task #2055

Task # 2053 (进行中): FW_MLD_TI_B223: 在SW0000493.AX18.3版本的系统测试功能

FW_MLD_TI_B223-UP: 在SW0000493.AX18.3版本的系统测试功能

2023-11-15 09:34 - 静吴

状态:	已关闭	开始日期:	2023-11-15
优先级:	普通	计划完成日期:	2023-11-17
指派给:	立徐	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时

描述

主要测试内容：

- 1.点灯逻辑
- 2.故障管理（turn由一灭全灭改为N-1）
- 3.NTC降功率
- 4.电流
- 5.动画功能以及打断逻辑
- 6.若基本功能没有问题，进行常温启停wave1，wave2，wave3以及pulse-III
- 7.若常温启停没有问题，进行高低温复位测试

历史记录

#1 - 2023-11-18 03:11 - 嘉运周

- 目标版本 被设置为 SW0000493.A018.3

#2 - 2023-11-21 09:47 - 立徐

- 状态从 进行中 变更为 已关闭

- 目标版本 已删除 (SW0000493.A018.3)

- % 完成 从 0 变更为 100

B223-UP: 在SW0000493.AX18.3版本的系统测试功能测试完成，测试问题14个，具体如下：

- 1.DRL逻辑输入要求90%~100%对应灯亮，但是DRL实际输入测试范围95%~100%对应DRL灯才亮。且在逻辑输入10%~100%时，APL灯都亮与实际DRL/PL亮灯范围不匹配；
- 2.20%/40%/60%/80%动画（所有动画均有LB参与）时对应FAN是否工作，interface未明确说明（当前实际测试FAN均是OFF状态）；
- 3.20%/40%动画与LB同时上逻辑，去掉LB时，动画开始运行时对应FAN均是OFF（interface要求保持上一个状态（LB亮时，对应FAN运行），这点需再明确）
- 4.20%时，对应LB时长5203.8ms(理论：5175ms),APL动画时长5113mss(理论：5175ms),APL动画误差62ms左右；其中APL（除100%部分）占空比整体有误差，误差3%~5%；
- 5.40%时，对应LB时长5261.3ms（理论：5205ms），误差56.3ms；APL动画时长5174ms(理论：5205ms)，误差31ms,其中APL占空比（除100%）占空比整体有误差（最后要求10%实测14.8%），误差3%~5%；（如右图）；对应DRL LED1总时长2926ms（理论2880ms）误差46ms，DRL LED7首段亮灯时长882ms(理论：840ms)误差42ms,总时长3954ms（理论：3900ms），误差54ms,DRL12情况与DRL7一致，DRL整体亮灯总时长误差偏大
- 6.60%/80%时，APL动画中间0段时长62ms(理论：15ms)，误差47ms,其中APL占空比（除100%）整体有误差（要求10%实测15%,20%段实测28%），误差基本在5%~8%；
- 7.20%/40%时，APL要比LB提前89ms结束灯亮，不符合理论要求（同时熄灭）
- 8.TURN对应RBIN开路/短路故障后模块上电且上逻辑TURN后对应灯熄灭，但是并未报警
- 9.DRL/PL对应LED+/LED-开路以及短路CANH/CANL/5V开路对应DRL/PL全灭，但是其中LED-开路、LED+&LED-同时开路、CANH/CANL/5V分别开路对应的DRL/PL灭但是APL不会灭
- 10.DRL/PL对应TX或者RX无论上电前/后开路，对应DRL/PL灯灭，但是APL都不灭
- 11.TURN对应CANH/CANL/5V/LED+&LED-开路/TPS开关节点短路以及LED+&LED-短路/TX或RX开路，对应turn熄灭，但是不报警
- 12.TURN与DRL同时上逻辑，对应TURN的输出通道正（LED+）开路，对应DRL能亮起，但是APL未亮
- 13.TURN与DRL同时上逻辑，对应TURN的RX无论上电前/后开路，对应DRL和APL都不能亮起；对应TURN的TX无论上电前/后开路,对应DRL能亮起，但是APL不亮
- 14.TURN与PL同时上逻辑，对应TURN的RX无论上电前后开路，对应PL不能亮起,APL一直常亮；