

状态:	Bug-已关闭	开始日期:	2023-11-01
优先级:	高	计划完成日期:	2023-11-28
指派给:	嘉运 周	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	MLD TI 92664: SW0001035.A010.2	耗时:	0.00 小时
Bug-优先级:	中	Bug-验证说明:	更新所有NTC电阻的阻值后，问题关闭
Bug-实际关闭日期:	2023-11-28	Bug-挂起原因:	
Bug-不是问题原因:	测试中需要所有的NTC电阻都升高，否则会误判断为开路		
描述			
操作步骤： 1.V-BAT=14V，上电； 2.将DRL/TIRN对应TPS-ADC-NTC采样处的外接电阻的阻值调至112000Ω，模拟-30 时，观察DRL/TURN的状态； 3.并记录T=-30 时，对应DRL/TURN的电流 预期结果： 2.DRL/TURN正常点亮，无闪烁； 3.DRL的电流为114mA，TURN的电流为114mA 实际结果： 2.DRL/TURN过几秒之后熄灭，此时读取故障，发现存在NTC故障； 3.DRL和TURN无电流输出			
Bug-根本原因分析			
测试中需要所有的NTC电阻都升高，否则会误判断为开路			

历史记录

- #1 - 2023-12-02 05:19 - 嘉运 周
- 计划完成日期 被设置为 2023-11-28

- 状态 从 Bug-新建 变更为 Bug-已关闭

- Bug-实际关闭日期 被设置为 2023-11-28

- Bug-根本原因分析 已更新。

- Bug-不是问题原因 被设置为 测试中需要所有的NTC电阻都升高，否则会误判断为开路

- Bug-验证说明 已更新。
- #2 - 2023-12-02 05:22 - 嘉运 周
- Bug-验证说明 已更新。