

GM MLD TI Standard - Bug #1869

MLD TI -T1UC SAE UP：LB和LSSS1输出占空比不正确

2023-11-01 17:08 - 文静 汪

状态:	Bug-已关闭	开始日期:	2023-11-01
优先级:	高	计划完成日期:	2023-11-27
指派给:	嘉运 周	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	MLD TI 92664: SW0001035.A010.2	耗时:	0.00 小时
Bug-优先级:	高	Bug-验证说明:	回归测试通过
Bug-实际关闭日期:	2023-11-27	Bug-挂起原因:	
Bug-不是问题原因:			
描述			
操作步骤： 1.VBAT=9V/14V/16V，上电； 2.同时上LB和HB的Logic，观察点灯状态； 3.用示波器分别测试LB和LSSS1的占空比，和预期值对比			
预期结果： 2.LB+HB同时点亮，无闪烁； 3.LB-PWM=59%，LSSS1-PWM=41%			
实际结果： 2.LB+HB同时点亮，无闪烁； 3.LB-PWM=100%，LSSS1-PWM=0%			
Bug-根本原因分析			
SW0001035,A010.3中的LSSS真值表0x03没有效果，在SW0001035,A010.4中修复			

历史记录

- #1 - 2023-12-02 05:17 - 嘉运 周
- 计划完成日期 被设置为 2023-11-27
 - 状态 从 Bug-新建 变更为 Bug-已关闭
 - Bug-实际关闭日期 被设置为 2023-11-27
 - Bug-根本原因分析 已更新。
 - Bug-验证说明 已更新。