

TOYOTA FLD 19Fver3 - Task #1742

Task # 1610 (进行中): FLD System Architecture Design

Task # 1612 (进行中): FLD_SWEA: Software Achitecture Design

Task # 1710 (进行中): FLD_SWEA: Software Achitecture Design - Software Components

Task # 1737 (进行中): FLD_SWEA: Software Achitecture Design - Software Low Layer Components

FLD_SWEA: Software Achitecture Design - MCU PWM

2023-10-25 18:36 - 德乐 秦

状态:	进行中	开始日期:	2023-11-19
优先级:	普通	计划完成日期:	2023-11-21
指派给:	德乐 秦	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述			
1. Input capture; 2. Output			