

TOYOTA FLD 19Fver3 - Task #1667

Task # 1616 (进行中): FLD Detail Design

Task # 1619 (进行中): FLD_HWED: Hardware Detail Design

Task # 1663 (进行中): FLD_HWED：Hardware schmatic design - Output Circuits

FLD_HWED：Hardware schmatic design - TRSP Control

2023-10-25 15:41 - 平 陈

状态:	进行中	开始日期:	2023-11-12
优先级:	普通	计划完成日期:	2023-11-13
指派给:	平 陈	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述			