

TOYOTA FLD 19Fver3 - Task #1663

Task # 1616 (进行中): FLD Detail Design

Task # 1619 (进行中): FLD_HWED: Hardware Detail Design

FLD_HWED：Hardware schmatic design - Output Circuits

2023-10-25 15:38 - 平 陈

状态:	进行中	开始日期:	2023-11-12
优先级:	普通	计划完成日期:	2023-11-13
指派给:	平 陈	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述 1.FAN; 2.DAC; 3.Reserved buck channel; 4.TRSP Control			
子任务:			
Task # 1664: FLD_HWED：Hardware schmatic design - FAN			进行中
Task # 1665: FLD_HWED：Hardware schmatic design - DAC			进行中
Task # 1666: FLD_HWED：Hardware schmatic design - Reserved buck...			进行中
Task # 1667: FLD_HWED：Hardware schmatic design - TRSP Control			进行中