

TOYOTA FLD 19Fver3 - Task #1656

- Task # 1616 (进行中): FLD Detail Design
- Task # 1619 (进行中): FLD_HWED: Hardware Detail Design
- Task # 1653 (进行中): FLD_HWED : Hardware schmatic design - Enviroment Signals detection

FLD_HWED : Hardware schmatic design - Power Signals detection

2023-10-25 15:22 - 平 陈

状态:	进行中	开始日期:	2023-11-06
优先级:	普通	计划完成日期:	2023-11-08
指派给:	平 陈	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述			
use adc channel to monitor vechiel power input stauts			

历史记录

- #1 - 2023-10-25 17:22 - 平 陈
- 主题 从 FLD_HWER : Hardware schmatic design - Power Signals detection 变更为 FLD_HWED : Hardware schmatic design - Power Signals detection