

TOYOTA FLD 19Fver3 - Task #1648

Task # 1616 (进行中): FLD Detail Design

Task # 1619 (进行中): FLD_HWED: Hardware Detail Design

FLD_HWED：Hardware schmatic design - Power Topology

2023-10-25 15:00 - 平 陈

状态:	进行中	开始日期:	2023-11-03
优先级:	普通	计划完成日期:	2023-11-05
指派给:	平 陈	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述			
1. design LDO 5V Outputs (DCDC) circuits; 2. Power topology design			
子任务:			
Task # 1649: FLD_HWED：Hardware schmatic design - Boost			进行中
Task # 1650: FLD_HWED：Hardware schmatic design - Buck			进行中
Task # 1651: FLD_HWED：Hardware schmatic design - HSSS			进行中
Task # 1652: FLD_HWED：Hardware schmatic design - LSSS			进行中

历史记录

#1 - 2023-10-25 17:20 - 平 陈

- 主题 从 FLD_HWER：Hardware schmatic design - Power Topology 变更为 FLD_HWED：Hardware schmatic design - Power Topology