

TOYOTA FLD 19Fver3 - Task #1647

Task # 1616 (进行中): FLD Detail Design

Task # 1619 (进行中): FLD_HWED: Hardware Detail Design

FLD_HWED：Hardware schmatic design - Input Circuits

2023-10-25 14:53 - 平 陈

状态:	进行中	开始日期:	2023-10-31
优先级:	普通	计划完成日期:	2023-11-02
指派给:	平 陈	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述			
Hardware input circuits design			
子任务:			
Task # 1637: FLD_HWED：Hardware schmatic design - Power input			进行中
Task # 1638: FLD_HWED：Hardware schmatic design - CAN SBC			进行中
Task # 1639: FLD_HWED：Hardware schmatic design - TNS Signal de...			进行中
Task # 1641: FLD_HWED：Hardware schmatic design - RLD1 and RLD2			进行中
Task # 1642: FLD_HWED：Hardware schmatic design - HEDL HLC			进行中
Task # 1643: FLD_HWED：Hardware schmatic design - RBIN NTC			进行中
Task # 1644: FLD_HWED：Hardware schmatic design - Left Right de...			进行中
Task # 1645: FLD_HWED：Hardware schmatic design - PWM input Det...			进行中
Task # 1646: FLD_HWED：Hardware schmatic design - TNLS Hard			进行中

历史记录

#1 - 2023-10-25 15:28 - 平 陈

- 主题 从 FLD_HWER：Hardware schmatic design - Input Circuits 变更为 FLD_HWED：Hardware schmatic design - Input Circuits