

TOYOTA FLD 19Fver3 - Task #1641

Task # 1616 (进行中): FLD Detail Design

Task # 1619 (进行中): FLD_HWED: Hardware Detail Design

Task # 1647 (进行中): FLD_HWED : Hardware schmatic design - Input Circuits

FLD_HWED : Hardware schmatic design - RLD1 and RLD2

2023-10-25 14:39 - 平 陈

状态:	进行中	开始日期:	2023-10-31
优先级:	普通	计划完成日期:	2023-11-02
指派给:	平 陈	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	FLD_H000.1_A001.00.00	耗时:	0.00 小时
描述			
design RLD1 & RLD2 circuits			

历史记录

- #1 - 2023-10-25 14:42 - 平 陈
- 父任务 从 #1605 变更为 #1619
- #2 - 2023-10-25 14:54 - 平 陈
- 父任务 从 #1619 变更为 #1647
- #3 - 2023-10-25 17:18 - 平 陈
- 主题 从 FLD_HWER : Hardware schmatic design - RLD1 and RLD2 变更为 FLD_HWED : Hardware schmatic design - RLD1 and RLD2