

问题

#	项目	跟踪	优先级	主题	状态	指派给	开始日期	计划完成日期
1688	TOYOTA FLD 19Fver3	Task	普通	FLD_HWER: hardware DRBFM	进行中	平 陈	2023-10-25	2023-10-30
1687	TOYOTA FLD 19Fver3	Task	普通	FLD_HWER: hardware DFMEA	进行中	平 陈	2023-10-25	2023-10-30
1683	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Hardware and Software debugging	进行中	平 陈	2023-12-24	2024-01-05
1682	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Hardware Board Test	进行中	平 陈	2023-12-16	2023-12-23
1681	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Prepare board test case	进行中	平 陈	2023-12-01	2023-12-15
1680	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Prepare connector and wire harness	进行中	平 陈	2023-12-01	2023-12-15
1679	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: A sample hardware module prepare	进行中	平 陈	2023-12-12	2023-12-15
1678	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: PCB Manufacture	进行中	平 陈	2023-12-03	2023-12-11
1677	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: PCB Layout Upgrade	进行中	平 陈	2023-12-01	2023-12-02
1676	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: PCB Layout Review	进行中	平 陈	2023-11-30	2023-11-30
1675	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: PCB Layout	进行中	平 陈	2023-11-20	2023-11-29
1674	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Prepare hardware interface documents	进行中	平 陈	2023-11-20	2023-11-24
1673	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Hardware schematic upgrade	进行中	平 陈	2023-11-18	2023-11-19
1672	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Hardware schematic Review	进行中	平 陈	2023-11-17	2023-11-17
1671	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - SPI	进行中	平 陈	2023-11-14	2023-11-16
1670	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - PWM	进行中	平 陈	2023-11-14	2023-11-16
1669	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - GPIO and ADC	进行中	平 陈	2023-11-14	2023-11-16
1668	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - MCU Topology	进行中	平 陈	2023-11-14	2023-11-16
1667	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - TRSP Control	进行中	平 陈	2023-11-12	2023-11-13
1666	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - Reserved buck channel	进行中	平 陈	2023-11-12	2023-11-13
1665	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - DAC	进行中	平 陈	2023-11-12	2023-11-13
1664	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - FAN	进行中	平 陈	2023-11-12	2023-11-13
1663	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - Output Circuits	进行中	平 陈	2023-11-12	2023-11-13
1662	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - CAN FD Communication	进行中	平 陈	2023-11-09	2023-11-11
1661	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - UART CAN Communication	进行中	平 陈	2023-11-09	2023-11-11
1660	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - LIN Communication	进行中	平 陈	2023-11-09	2023-11-11
1659	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - Communication	进行中	平 陈	2023-11-09	2023-11-11
1658	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - board temperature detection	进行中	平 陈	2023-11-06	2023-11-08
1657	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - Buck output voltage detection	进行中	平 陈	2023-11-06	2023-11-08
1656	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - Power Signals detection	进行中	平 陈	2023-11-06	2023-11-08
1655	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED：Hardware schmatic design - HSSS/LSSS Signal detection	进行中	平 陈	2023-11-06	2023-11-08

#	项目	跟踪	优先级	主题	状态	指派给	开始日期	计划完成日期
1654	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - LB signal detection	进行中	平 陈	2023-11-06	2023-11-08
1653	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Enviroment Signals detection	进行中	平 陈	2023-11-06	2023-11-08
1652	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - LSSS	进行中	平 陈	2023-11-03	2023-11-05
1651	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - HSSS	进行中	平 陈	2023-11-03	2023-11-05
1650	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Buck	进行中	平 陈	2023-11-03	2023-11-05
1649	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Boost	进行中	平 陈	2023-11-03	2023-11-05
1648	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Power Topology	进行中	平 陈	2023-11-03	2023-11-05
1647	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Input Circuits	进行中	平 陈	2023-10-31	2023-11-02
1646	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - TNLS Hard	进行中	平 陈	2023-10-31	2023-11-02
1645	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - PWM input Detection	进行中	平 陈	2023-10-31	2023-11-02
1644	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Left Right detection	进行中	平 陈	2023-10-31	2023-11-02
1643	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - RBIN NTC	进行中	平 陈	2023-10-31	2023-11-02
1642	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - HEDL HLC	进行中	平 陈	2023-10-31	2023-11-02
1641	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - RLD1 and RLD2	进行中	平 陈	2023-10-31	2023-11-02
1639	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - TNS Signal detection	进行中	平 陈	2023-10-31	2023-11-02
1638	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - CAN SBC	进行中	平 陈	2023-10-31	2023-11-02
1637	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED : Hardware schmatic design - Power input	进行中	平 陈	2023-10-31	2023-11-01
1636	TOYOTA FLD 19Fver3	Task	普通	FLD_HWER : Hardware Block diagram Review	进行中	平 陈	2023-10-28	2023-10-30
1635	TOYOTA FLD 19Fver3	Task	普通	FLD_HWER : Hardware Block diagram	进行中	平 陈	2023-10-27	2023-10-28
1619	TOYOTA FLD 19Fver3	Task	普通	FLD_HWED: Hardware Detail Design	进行中	平 陈	2023-10-31	2024-01-05
1611	TOYOTA FLD 19Fver3	Task	普通	FLD_HWEA: Hardware Achitecture Design	进行中	平 陈	2023-09-01	2023-11-13
1605	TOYOTA FLD 19Fver3	Task	普通	FLD_HWER: Hardware Requirement Analysis	进行中	平 陈	2023-10-25	2023-10-30